中華民國專利公報(19)(12)

(II)公告網號:373389

(44)中華民國88年(1999)11月01日

数 明

全 9 頁

(51) Int · C 1 6: H04N1/46

(54)名

稍:一種可與電腦和連接之視訓輸人裝置及方法

(21)中 請 案 號:87114243

(22)申請日期:中華民國87年(1998)08月28日

(た)發 明 人:

王心恕 鄭文欽 林世勲 台北市越球路一七五號十一樓 苗栗縣苑裡鎖客庄里立德街二十一號 棟國市萬賽里十鄰復興路四十七號

(71)申 請 人: 力捷電購股份有限公司

新竹科學工藥園區研發二路一之一號

(74)代 理 人:鄭煜鹛 先生

1

[57]申請專利範圍:

- 1.一種可與電腦相連接之視訊輸入方法, 主要係將一視訊輸入裝置連接介於一攝 影機與一電腦之間,該視訊輸入裝置中 係藉由一相位控制準確度高且輸出頻率 穩定之鎖相迴路,以及配合有一三度空 間之梳型濾波器,再藉由亮度信號之雙 倍取樣方式,以提昇整體影像之品質。
- 2.如申請專利範圍第1項所述之一種可與 電腦相連接之視訊輸入方法,其中所述 之攝影機係為符合NTSC視訊規格的攝 影機或家用攝錄放影機者。
- 3.如申請專利範圍第1項所述之一種可與 電腦相連接之視訊輸入方法,其中所述 之電腦係可為一個人電腦,而能與該視 訊輸入方法相結合者。
- 4.如申請專利範圍第1項所述之一種可與 電腦相連接之視訊輸入方法,其中該鎖 相迴路設置之方式中,係包括有一相位 比較器,以及配合有一相位誤差表之對 照方式,達成其相位之鎖定者。

2

- 5.如申請專利範圍第1項所述之一種可與 電腦相連接之視訊輸入方法,其中該三 度空間之梳型濾波器,係使用除了顯示 畫面之二度空間外,再加上時間軸之處 理方式者。
- 6.如申請專利範圍第1項所述之一種可與 電腦相連接之視訊輸入方法,其中該亮 度信號Y之雙倍取樣方式,主要係藉 由提高亮度信號之解析度方式,以及所 配合之連接雙倍解析度電路而達成者。
- 7.一種可與電腦相連接之視訊輸入裝置, 其主要係包括有:一類比/數位轉換器,用以將一複合視訊信號NTSC轉換 為位元形式的數位信號;
- 15. 一鎖相迴路,與該類比/數位轉換器形成一迴路,用以產生一個倍數於繫色信 號頻率且同相位的取樣時脈信號而傳送 至該類比/數位轉換器;
- 一先進先出緩衝器,連接於該類比/數 20. 位轉換器,用以將該類比/數位轉換器

10.

3

5.

15.

25.

4

輸出的數位信號依序加以儲存:

- 一圖框緩衝記憶區,連接於該先進先出 緩衝器,用以儲存該先進先出緩衝器所 傳送來的數位資料,該圖框緩衝記憶區 的容量係可視需要,存放若干個圖場的 數位資料;
- 一控制單元,其輸入端連接於該圖框緩 衝記憶區與一印表機埠介面之間,輸出 端則連接於該先進先出緩衝器與該圖框 緩衝記憶區,用以產生該兩連接電路所 需的時序,以及有一輸出連接於該鎖相 迴路,以控制取樣時脈信號的相位; 一印表機埠介面,連接於該圖框緩衝記 憶區,用以傳輸一個人電腦與此視訊輸 入裝置之間的資料和控制信號。
- 8.如申請專利範圍第7項所述之一種可與 電腦相連接之視訊輸入裝置,其中所述 鎖相迴路之主要功能中,係包括有一相 位比較器及配合一相位與差表所組成 者。
- 9.如申請專利範國第7項所述之一種可與 電腦相連接之視訊輸入裝置,更包括有 一雙倍解析度電路,係連接於該鎖相迴 路與該類比/數位轉換器之間,用以提 高亮度信號的解析度者。
- 10.如申請專利範圍第7項所述之一種可 與電腦相連接之視訊輸入裝置,更包括 有一梳型濾波器,其連接係介於該印表 機埠介面與該個人電腦之間,藉以進行 克度信號Y與色彩訊號C之分離動作 者。
- 11.如申請專利範圍第8項所述之一種可 與電腦相連接之視訊輸入裝置,更包括 有一低通濾波器,係接受經由相位誤差 表轉換後之數位訊號,藉以對所輸入的 訊號作積分之處理,之後再連接有一電 壓控制振盪器,藉由電壓之改變,以產 生一取樣時脈信號者。
- 12.如申請專利範圍第8項所述之一種可 與電腦相連接之視訊輸入裝置,其中該

- 鎖相迴路中之相位比較器係包括有: 一第二暫存器,其輸出為 n2,用以暫存三筆資料中之最後一資料;
- 一第一暫存器,連接於該第二暫存器, 其輸出為 n1,用以暫存三筆資料中之 第二筆資料:
 - 一第0暫存器,連接於該第一暫存器, 其輸出為 n0,用以暫存三筆資料中之 第一筆資料;
- 10. 一第一比較器,其兩輸入端連接於該第 0暫存器與第一暫存器,用以比較n0和 n1;
 - 一第二比較器,其兩輸入端連接於該第一暫存器與第二暫存器,用以比較 n1 和 n2:
 - 一互斥或閘,係將來自第一比較器和第 二比較器所傳來的比較結果作互斥或之 邏輯運算,並產生一個誤差訊號輸出控 制價號:
- 20. 一減法器,係用以執行(n2-n0)的差值結果,以產生一誤差訊號。
 - 13.如申請專利範圍第9項所述之一種可 與電腦相連接之視訊輸入裝置,其中該 雙倍解析度電路係藉由一多工選擇器與 一反相器之連接所組成者。
 - 14.如申請專利範圍第10項所述之一種可 與電腦相連接之視訊輸入裝置,其中所 述之梳型濾波器主要係包括有:
- 一圖框緩衝記憶區,用以存放一數位複 30. 合視訊信號,該數位複合視訊信號係包 括有亮度信號Y與色差訊號U、V之運 算關係:

第一減法器,連接有該圖框緩衝記憶區 與數位複合視訊個號,用以減去水平線 相同位置的資料取樣;

- 一乘法器,係將該第一減法器之輸出乘 上1/2倍,藉以取得每一像素的色差訊 號(U或V),即為一色彩訊號C:
- 第二減法器,係將各筆取樣資料減去色 40. 彩訊號C,則可求得亮度信號Y,而達

35.

15.

20.

25.

15.如申請專利範圍第11項所述之一種可 與電腦相連接之視訊輸入裝置,其中所 述之介於該相位誤差表轉換後之數位訊

成亮度信號Y及色彩訊號C之分離。

述之介於該相位與差表轉換後之數位訊 號與低通濾波器之輸入所需之類比訊號 之間,更包括有一數位/類比轉換之關係。

16.如申請專利範圍第12項所述之一種可 與電腦相連接之視訊輸入裝置,其中所 述之相位比較結果係可分為兩種狀況: 第1種狀況:(繫色弦波為負相位,n1 <n0,且n1<n2)

a.若 n2 > n0 時,表示取樣時脈倡號相 位落後,須提高取樣頻率

b.若 n2 < n0 時,表示取樣時脈信號相 位超前,須降低取樣頻率

第2種狀況:(繫色弦波為正相位, n1 > n0, 1 > n1)

a.若 n2 > n0 時,表示取樣時脈倡號相位超前,須降低取樣頻率

b.若 n0 > n2 時,表示取樣時脈倡號相 位落後,須提高取樣頻率

經由上述兩種狀況之比較,可使輸出頻 率穩定者。

- 17.如申請專利範圍第15項所述之一種可 與電腦相連接之視訊輸入裝置,其中所 述之數位/類比轉換之關係,係藉由一 電阻矩陣所完成者。
- 18.一種可與電腦相連接之視訊輸入裝置,其信號處理程序之步驟係配合電路 方塊之連接所組成,主要包括有:
 - 一梳型滤波器,係將一數位複合視訊資料進行亮度訊號/色彩訊號之分離,可分別取得亮度訊號 Y和色彩訊號 C:
 - 一解調器,將經由該梳型濾波器所輸出之色彩訊號C作解調,藉以產生色差訊號 U、V:
 - 一組低通滤波器,係將該解調器所產生 之色差訊號U、V之頻寬加以限制;
 - 一光度、對比、色彩飽合度控制單元可

調整影像的光度、對比及色彩的飽合 度;

- 一將YUV訊號轉換為RGB訊號之處理 電路,藉以產生RGB訊號:
- 5. 一監視器,用以將 RGB 訊號加以顯像。
 - 19.如申請專利範圍第 18項所述之一種可 與電腦相連接之視訊輸入裝置,其中所 述之梳型濾波器主要係包括有:
- 10. 一圈框級衝記憶區,用以存放一數位複合視訊信號,該數位複合視訊信號係包括有亮度信號Y與色差訊號U、V之運算關係:

第一減法器,連接有該圖框緩衝記憶區 與數位複合視訊信號,用以減去水平線 相同位置的資料取樣;

- 一乘法器,係將該第一減法器之輸出乘上 1/2 倍,藉以取得每一像素的色差訊號(U或V),即為一色彩訊號 C第二減法器,係將各筆取樣資料減去色彩訊號 C,則可求得亮度個號Y,而達成亮度個號Y及色彩訊號 C之分離。
- 20.一種鎖相迴路,係可運用於一可與電 腦相連接之視訊輸入裝置之中,以準確 控制相位及穩定輸出頻率,其主要包括 有:
 - 一相位比較器,用以比較某一輸入與之 後輸入數位資料間之相位差,而輸出一 誤差訊號:
- 30. 一相位誤差表,係置於該相位比較器之後,用以將該相位比較器之位元數所代表之十進位值轉換為一電壓控制振盪器所使用之位元數值:
- 一低通濾波器,係置於該相位誤差表之 35. 後,用以對所輸入的訊號作積分之處 理;
 - 一電壓控制振盪器,係置於該低通滤波器之後,係藉由電壓之改變,以產生一 取樣時脈信號而加以輸出者。
- 40. 21.如申請專利範圍第20項所述之一種鎖

24.一種雙倍解析度的靜態影像,主要係

相迴路,其中該相位比較器係包括有: 一第二暫存器,其輸出為 n2,用以暫存三筆資料中之最後一資料;

- 一第一暫存器,連接於該第二暫存器, 其輸出為 n1,用以暫存三筆資料中之 第二筆資料:
- 一第0暫存器,連接於該第一暫存器, 其輸出為 n0,用以暫存三筆資料中之 第一筆資料:
- 一第一比較器,其兩輸入端連接於該第 0暫存器與第一暫存器,用以比較n0和 n1:
- 一第二比較器,其兩輸入端連接於該第一暫存器與第二暫存器,用以比較 n1 和 n2:
- 一互斥或閘,係將來自第一比較器和第二比較器所傳來的比較結果作互斥或之 邏輯運算,並產生一個誤差訊號輸出控, 制信號:
- 一減法器·係用以執行(n2-n0)的差值結果,以產生一誤差訊號。
- 22.一種三度空間之梳型濾波器,主要係於一般畫面之二維訊號之外,加上一時間軸之分量,其中該分量乃係藉由時脈控制之方式達成,進而形成三度空間之梳型濾波器,以避免偽色現象產生。
- 23.如申請專利範圍第22項所述之三度空間之梳型濾波器,其主要係包括:
 - 一圖框緩衝記憶區,用以存放一數位複合視訊信號,該數位複合視訊信號係包括有亮度信號Y與色差訊號U、V之運算關係:

第一減法器,連接有該圖框緩衝記憶區 與數位複合視訊信號,用以減去水平線 相同位置的資料取樣:

一乘法器,係將該第一減法器之輸出乘上1/2倍,藉以取得每一像素的色差訊號(U或V),即為一色彩訊號C第二減法器,係將各筆取樣資料減去色彩訊號C,則可求得亮度值號Y,而達成亮度

信號 Y 及色彩訊號 C 之分離。

- 藉由對亮度信號 Y 的雙倍取樣方式, 以提高該亮度訊號 Y 之解析度,即可 5. 提昇整體之影像解析度,其中該度信號 Y的雙倍取樣動作,係藉由一雙倍解析 度電路,其連接介於一鎖相迴路與一類 比/數位轉換器之間,而達成雙倍取樣 之目的。
- 10. 25.如申請專利範圍第24項所述之一種雙倍解析度的靜態影像,其中所述之雙倍解析度電路,係藉由一多工選擇器與一反相器之連接所組成者。

圖式簡單說明:

15. 第一圖係為本發明實施例之系統組 態連接關係示意圖·

> 第二圖係為本發明實施例之系統方 塊圖·

第三圖係為本發明實施例中軟體配 20. 合硬體電路方塊之個號處理程序示意圖。 第四圖係為一繫色訊號之波形示意 圖。

> 第五圖係為本發明所提出之鎖相迴 路的主要功能配合電路方塊關係圖。

25. 第六圖係為本發明實施例中鎖相迴 路之相位比較器電路方塊圖。

> 第七圖係為針對正相位和負相位的 繁色訊號弦波之比較示意圖。

第八圖係為本發明實施例之一相位 誤差表。

第九圖係為本發明實施例中鎖相迴 略之低誦濾波器的數位/類比轉換方式。

第十圖係為相鄰二個奇圖場或相鄰 二個偶圖場的色副載波相位為相差180度 35. 角之示意圖。

, 第十一圖係為本發明實施例之梳型

滤波器的功能配合電路之方塊圖。 第十二圖係為本發明實施例之梳型 滤波器的圖框緩衝記憶區中,顯示一部份

40. 水平線的取樣資料關係示意圖。

30.

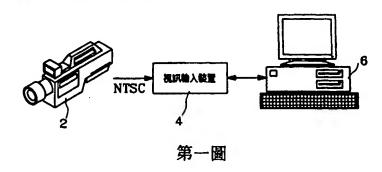
9

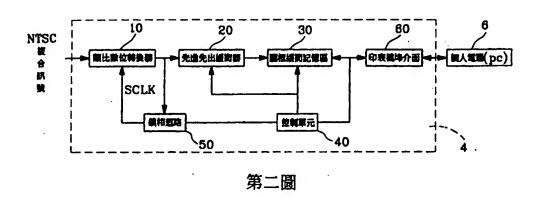
10

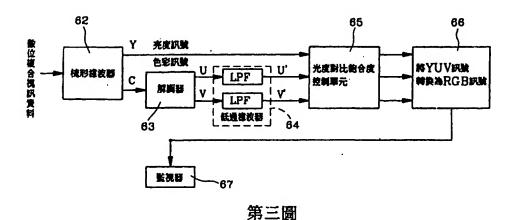
第十三圖係為與第十二圖相鄰圖框 中具相同位置而其色副戰波具有180°相 位差之水平線的取樣資料關係示意圖。

第十四闡係為本發明另一實施例中

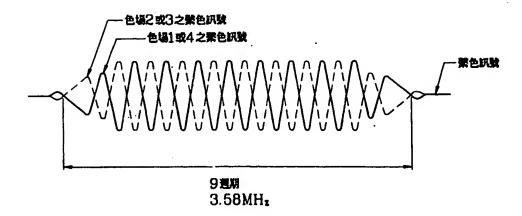
達成雙倍解析度之電路方塊圖。 第十五圖係為本發明另一實施例中 對亮度信號 Y 進行取樣之示意圖。



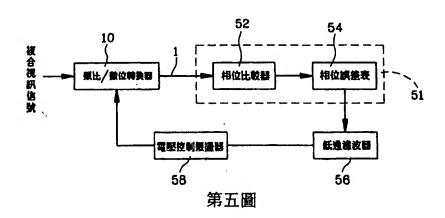


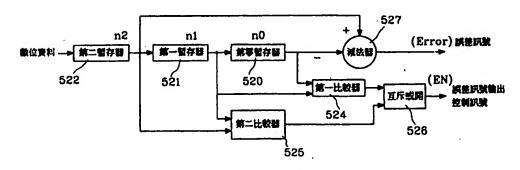


- 3161 -

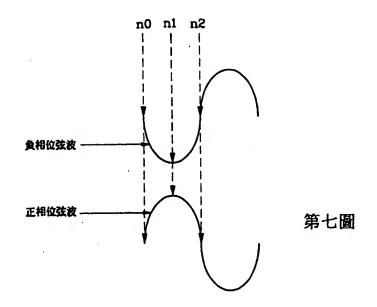


第四圖



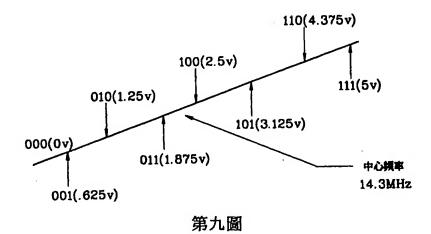


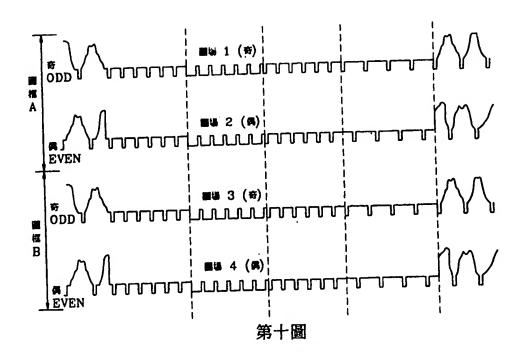
第六圖

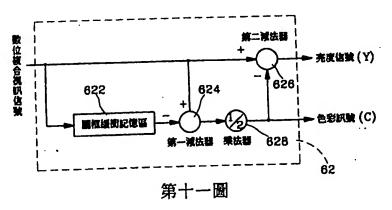


相位誤差绝對值 (n2-n0)——電壓控制接遷器控制值 (3 位元)					
0,1	高阻抗				
2,3	011 / 100				
4,5	010 / 101				
6,7	001 / 110				
8,9,10,11,>255	000 / 111				

第八圖







水平線 (line)						
m-2	y-u	y-v	y+u	y+ v	y-u	yv
m-1	y+ v	y+u	y-v	y-u	y+ v	y+u
m	y+u	y+ v	y-u	y-v	y+u	y+ v
m+1	y-v	y-u	y+v	y+u	y-v	y-u
m+2	y-u	y-v	y+u	y+v	y-u	y-v

第十二圖

水平線 (line)						
m-2	y+u	y+v	y-u	y-v	y+u	y+v
m-1	y-v	y-u	y+v	y+u	y-v	y-u
m	y-u	y-v	y+u	y+ v	y-v	y- v
m+1	y+v	y+u	y-v	y-u	y+v	y+u
m+2	y+u	y+ v	y-u	y-v	y+u	y+v

第十三圖

